

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-094627

(43)Date of publication of application : 06.04.2001

(51)Int.Cl.

H04L 29/08
G10H 1/00

(21)Application number : 11-272340

(71)Applicant : YAMAHA CORP

(22)Date of filing : 27.09.1999

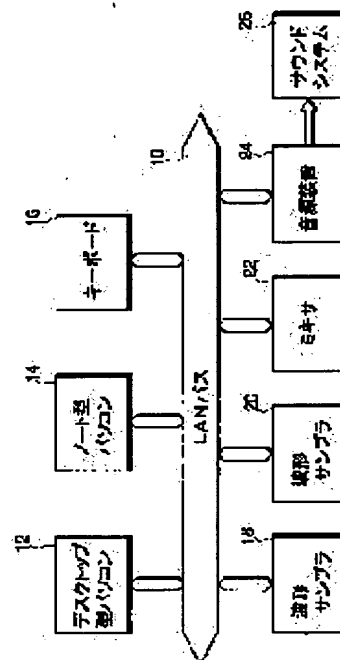
(72)Inventor : KURIBAYASHI YASUTAKA
OTANI YASUSHI
NAKAMURA YOSHINARI
ABE TATSUTOSHI

(54) COMMUNICATION CONTROLLER

(57)Abstract:

PROBLEM TO BE SOLVED: To properly and simply set a transmission/reception (master/slave) relation of synchronization information in a network such as a LAN.

SOLUTION: Each of nodes 12-24 (playing units) connected to a LAN network is provided with a storage section that stores synchronization capability information, Fs (sampling clock frequency) management capability information, and common master information or the like. The synchronization capability information represents presence of transmission reception capability by each Fs and the Fs management capability information denotes the propriety of each of manual, professional and automatic modes by each Fs designation (an automatic or specific value). In the manual mode, each node can designate optionally a master or a slave state on the basis of the synchronization capability information of all the nodes, the slave state is automatically decided in response to common master information of a predetermined node in the professional mode and the master or slave state is decided in the automatic mode through automatic processing.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2000 Japan Patent Office

THIS PAGE BLANK (USPTO)

C28088

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2001-94627

(P2001-94627A)

(43) 公開日 平成13年4月6日 (2001.4.6)

(51) Int.Cl. ⁷	識別記号	F I	テ-マ-ト (参考)
H 0 4 L 29/08		G 1 0 H 1/00	Z 5 D 3 7 8
G 1 0 H 1/00		H 0 4 L 13/00	3 0 7 A 5 K 0 3 4

審査請求 未請求 請求項の数 6 O L (全 21 頁)

(21) 出願番号 特願平11-272340

(22) 出願日 平成11年9月27日 (1999.9.27)

(71) 出願人 000004075

ヤマハ株式会社

静岡県浜松市中沢町10番1号

(72) 発明者 栗林 泰孝

静岡県浜松市中沢町10番1号ヤマハ株式会社内

(72) 発明者 大谷 康

静岡県浜松市中沢町10番1号ヤマハ株式会社内

(74) 代理人 100075074

弁理士 伊沢 敏昭

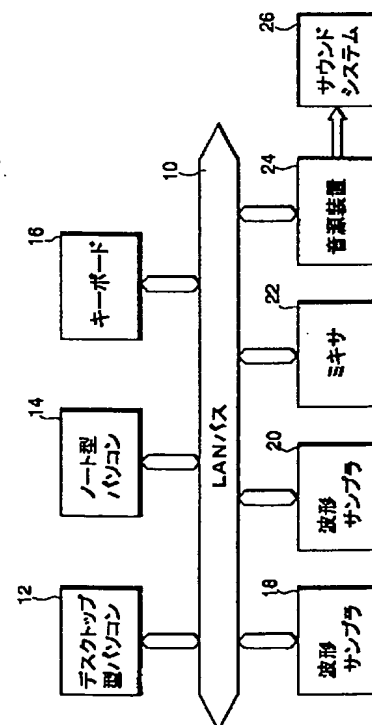
最終頁に続く

(54) 【発明の名称】 通信制御装置

(57) 【要約】

【課題】 LAN等のネットワークにおいて同期情報の送信/受信 (マスタ/スレーブ) を適切且つ簡単に設定可能とする。

【解決手段】 LANネットワークに接続される12～24等の各ノード (演奏用機器) には、同期能力情報、Fs (サンプリングクロック周波数) 管理能力情報、共通マスタ情報等を記憶する記憶部を設ける。同期能力情報は、Fs毎に送受信の能力の有無を表わし、Fs管理能力情報は、Fs指定 (オート又は特定値) 毎にマニュアル、プロフェッショナル、オートの各モードの可否を表わす。各ノードにおいて、マニュアルモードでは、全ノードの同期能力情報に基づき任意にマスタ、スレーブを指定でき、プロフェッショナルモードでは、予め定めたノードの共通マスタ情報に応じてスレーブが自動的に決定され、オートモードでは、自動処理でマスタ、スレーブが決定される。



【特許請求の範囲】

【請求項1】 ネットワークに接続される複数の機器のうちの各機器毎に同期情報の送信又は受信を設定するための通信制御装置であって、
前記複数の機器のうちの各機器毎に同期情報の送信及び受信のうち少なくとも一方の能力を表わす同期能力情報を記憶する記憶手段と、
前記複数の機器のうちの各機器毎に前記記憶手段の同期能力情報に基づいて同期情報の送信及び受信のうちの少なくとも一方の能力を指示する指示手段と、
前記複数の機器のうちの各機器毎に同期情報の送信又は受信を指定する操作を行なう指定操作手段と、
前記複数の機器にそれぞれ対応した複数の記憶部と、
前記指定操作手段で同期情報の送信が指定された機器に対応する記憶部には前記指定操作手段での指定に応じて同期情報の送信を表わす同期状態情報を書込み、前記指定操作手段で同期情報の受信が指定された機器に対応する記憶部には前記指定操作手段での指定に応じて同期情報の受信を表わす同期状態情報を書込む書込手段とを備えたことを特徴とする通信制御装置。

【請求項2】 ネットワークに接続される第1及び第2の機器のうちの各機器毎に同期情報の送信又は受信を設定するための通信制御装置であって、
前記第1の機器を前記ネットワークに共通な同期情報の送信器として指定する共通マスタ情報を記憶する記憶手段と、
前記第2の機器について前記記憶手段の共通マスタ情報に基づいて前記第1の機器からの同期情報の受信を決定する決定手段と、
前記第2の機器に対応した記憶部と、
前記決定手段での決定に応じて同期情報の受信を表わす同期状態情報を前記記憶部に書込む書込手段とを備えたことを特徴とする通信制御装置。

【請求項3】 ネットワークに接続される複数の機器のうちの各機器毎に同期情報の送信又は受信を設定するための通信制御装置であって、
前記複数の機器のうちの各機器毎に同期情報の送信及び受信のうち少なくとも一方の能力を表わす同期能力情報を記憶する記憶手段と、
この記憶手段の同期能力情報に基づいて送信能力のある機器を指示する指示手段と、
この指示手段で指示された1つの機器を前記ネットワークに共通な同期情報の送信器として指定する操作を行なう指定操作手段と、
この指定操作手段で指定された1つの機器を表わす共通マスタ情報を記憶する第1の記憶部と、
前記複数の機器のうち前記1つの機器以外の他の1機器について前記第1の記憶部の共通マスタ情報に基づいて前記1つの機器からの同期情報の受信を決定する決定手段と、

前記複数の機器のうち前記1つの機器以外の他の1機器に対応した第2の記憶部と、
前記決定手段での決定に応じて同期情報の受信を表わす同期状態情報を前記第2の記憶部に書込む書込手段とを備えたことを特徴とする通信制御装置。

【請求項4】 ネットワークに接続される第1～第3の機器のうちの各機器毎に同期情報の送信又は受信を設定するための通信制御装置であって、
前記第1の機器における前記第2の機器からの同期情報の受信を表わす同期状態情報を記憶する記憶手段と、
前記第3の機器について前記記憶手段の同期状態情報に基づいて前記第2の機器からの同期情報の受信を決定する決定手段と、
前記第3の機器に対応した記憶部と、
前記決定手段での決定に応じて前記第2の機器からの同期情報の受信を表わす同期状態情報を前記記憶部に書込む書込手段とを備えたことを特徴とする通信制御装置。

【請求項5】 ネットワークに接続される第1及び第2の機器のうちの各機器毎に同期情報の送信又は受信を設定するための通信制御装置であって、
前記第1の機器からの同期情報の送信を表わす同期状態情報を記憶する記憶手段と、
前記第2の機器について前記記憶手段の同期状態情報に基づいて前記第1の機器からの同期情報の受信を決定する決定手段と、
前記第2の機器に対応した記憶部と、
前記決定手段での決定に応じて前記第1の機器からの同期情報の受信を表わす同期状態情報を前記記憶部に書込む書込手段とを備えたことを特徴とする通信制御装置。

【請求項6】 ネットワークに接続される第1及び第2の機器のうちの各機器毎に同期情報の送信又は受信を設定するための通信制御装置であって、
前記第1及び第2の機器のうちの各機器毎に同期情報の送信及び受信のうち少なくとも一方の能力を表わす同期能力情報を記憶する記憶手段と、
前記記憶手段の同期能力情報に基づき且つ所定の決定ルールに従って前記第1及び第2の機器のうちの各機器毎に同期情報の送信又は受信を決定する決定手段と、
前記第1及び第2の機器にそれぞれ対応した第1及び第2の記憶部と、
前記決定手段が前記第1の機器について決定したときはその決定に応じて同期情報の送信又は受信を表わす同期状態情報を前記第1の記憶部に書込み、前記決定手段が前記第2の機器について決定したときはその決定に応じて同期情報の送信又は受信を表わす同期状態情報を前記第2の記憶部に書込む書込手段とを備えたことを特徴とする通信制御装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】この発明は、LAN（ローカ

ル・エリア・ネットワーク)等のネットワークに用いるに好適な通信制御装置に関し、特にネットワークに接続される各機器毎に同期情報の送受信能力の有無や同期情報の送信/受信の設定状態等の情報を記憶し、これらの記憶情報を適宜参照することにより同期情報の送信/受信(マスタ/スレーブ)を適切且つ簡単に設定可能としたものである。

【0002】

【従来の技術】従来、複数の演奏用機器(例えばシンセサイザ、リズムマシン、シーケンサ、コンピュータ等)を接続して同期演奏を行なうシステムとしては、MIDI(Musical Instrument Digital Interface)規格に適合した機器をMIDIケーブルで接続し、データ送信側の機器からデータ受信側の機器に16進表記で「FB」の8ビットメッセージからなるMIDIクロックを同期信号として送信し、この同期信号に基づいて同期をとりながら演奏を行なうものが知られている。

【0003】

【発明が解決しようとする課題】上記したMIDI方式の演奏システムによると、データ転送速度が31.25 kbpsと遅いため、例えばサンプリングクロック周波数が44.1 kHzの波形サンブラ等を用いてサンプルデータを送信しながら演奏を行なうようなシステムを構築できない。

【0004】このように高速のデータ転送が可能な演奏システムは、USB(ユニバーサル・シリアル・バス)、IEEE1394(アイ・トリプル・イー1394)等の高速インターフェース(データ転送速度10~50Mbps)を用いることにより構築可能である。しかし、このような高速ネットワークにおける同期情報の送信/受信(マスタ/スレーブ)の設定については、十分な研究がなされていないのが現状である。従来のMIDI方式のように常にデータの上流から下流に同期情報を流す方式を採用することも可能である。しかし、このようにすると、同期情報の流れがデータの流れに制約されるため、適切な設定を行なえないことがあり、しかも説明書等を見てマスタ/スレーブ設定を行なうのは容易でない。

【0005】この発明の目的は、高速ネットワークにおける同期情報の送信/受信(マスタ/スレーブ)設定を適切且つ簡単に行なうことができる新規な通信制御装置を提供することにある。

【0006】

【課題を解決するための手段】この発明に係る第1の通信制御装置は、ネットワークに接続される複数の機器のうちの各機器毎に同期情報の送信又は受信を設定するための通信制御装置であって、前記複数の機器のうちの各機器毎に同期情報の送信及び受信のうち少なくとも一方の能力を表わす同期能力情報を記憶する記憶手段と、前記複数の機器のうちの各機器毎に前記記憶手段の同期能

力情報に基づいて同期情報の送信及び受信のうちの少なくとも一方の能力を指示する指示手段と、前記複数の機器のうちの各機器毎に同期情報の送信又は受信を指定する操作を行なう指定操作手段と、前記複数の機器にそれぞれ対応した複数の記憶部と、前記指定操作手段で同期情報の送信が指定された機器に対応する記憶部には前記指定操作手段での指定に応じて同期情報の送信を表わす同期状態情報を書込み、前記指定操作手段で同期情報の受信が指定された機器に対応する記憶部には前記指定操作手段での指定に応じて同期情報の受信を表わす同期状態情報を書込む書込手段とを備えたものである。

【0007】第1の通信制御装置によれば、複数の機器のうちの各機器毎に記憶手段の同期能力情報に基づいて送信又は受信の能力が指示手段により指示される。ユーザは、指示手段による指示を参考にして各機器毎に同期情報の送信又は受信を指定操作手段により指定する。同期情報の送信が指定された機器に対応する記憶部には、同期情報の送信を表わす同期状態情報が書込まれ、同期情報の受信が指定された機器に対応する記憶部には、同期情報の受信を表わす同期状態情報が書込まれる。従って、ユーザは、指示手段の指示に従って各機器毎に同期情報の送信/受信を簡単且つ確実に指定することができ、ユーザの指定に応じた送信/受信の設定が可能となる。

【0008】この発明に係る第2の通信制御装置は、ネットワークに接続される第1及び第2の機器のうちの各機器毎に同期情報の送信又は受信を設定するための通信制御装置であって、前記第1の機器を前記ネットワークに共通な同期情報の送信器として指定する共通マスタ情報を記憶する記憶手段と、前記第2の機器について前記記憶手段の共通マスタ情報に基づいて前記第1の機器からの同期情報の受信を決定する決定手段と、前記第2の機器に対応した記憶部と、前記決定手段での決定に応じて同期情報の受信を表わす同期状態情報を前記記憶部に書込む書込手段とを備えたことを特徴とするものである。

【0009】第2の通信制御装置によれば、記憶手段には、第1の機器をネットワークに共通な同期情報の送信器として指定する共通マスタ情報が記憶される。決定手段は、第2の機器について記憶手段の共通マスタ情報に基づいて第1の機器からの同期情報の受信を決定する。記憶部には、決定手段の決定に応じて同期情報の受信を表わす同期状態情報が書込まれる。従って、共通マスタ情報に基づいて同期情報の受信を自動的に決定することができ、自動決定に応じた受信の設定が可能となる。

【0010】この発明に係る第3の通信制御装置は、ネットワークに接続される複数の機器のうちの各機器毎に同期情報の送信又は受信を設定するための通信制御装置であって、前記複数の機器のうちの各機器毎に同期情報の送信及び受信のうち少なくとも一方の能力を表わす同

期能力情報を記憶する記憶手段と、この記憶手段の同期能力情報に基づいて送信能力のある機器を指示する指示手段と、この指示手段で指示された1つの機器を前記ネットワークに共通な同期情報の送信器として指定する操作を行なう指定操作手段と、この指定操作手段で指定された1つの機器を表わす共通マスタ情報を記憶する第1の記憶部と、前記複数の機器のうち前記1つの機器以外の他の1機器について前記第1の記憶部の共通マスタ情報に基づいて前記1つの機器からの同期情報の受信を決定する決定手段と、前記複数の機器のうち前記1つの機器以外の他の1機器に対応した第2の記憶部と、前記決定手段での決定に応じて同期情報の受信を表わす同期状態情報を前記第2の記憶部に書込む書込手段とを備えたことを特徴とするものである。

【0011】第3の通信制御装置によれば、記憶手段の同期能力情報に基づいて送信能力のある機器が指示手段により指示される。ユーザは、指示手段の指示を参考にして1つの機器をネットワークに共通な同期情報の送信器（共通マスタ）として指定操作手段により指定する。指定に係る1つの機器を表わす共通マスタ情報は、第1の記憶部に記憶される。決定手段は、指定に係る1つの機器以外の他の1機器について第1の記憶部の共通マスタ情報に基づいて指定に係る1つの機器からの同期情報の受信を決定する。第2の記憶部には、決定手段での決定に応じて同期情報の受信を表わす同期状態情報が書込まれる。従って、ユーザは、指示手段の指示に従って所望の1つの機器を共通マスタとして簡単に指定することができ、決定手段では、指定された共通マスタに関して他の1機器での同期情報の受信が自動的に決定される。この結果、ユーザ指定と自動決定とに応じた送信／受信の設定が可能となる。

【0012】この発明に係る第4の通信制御装置は、ネットワークに接続される第1～第3の機器のうちの各機器毎に同期情報の送信又は受信を設定するための通信制御装置であって、前記第1の機器における前記第2の機器からの同期情報の受信を表わす同期状態情報を記憶する記憶手段と、前記第3の機器について前記記憶手段の同期状態情報に基づいて前記第2の機器からの同期情報の受信を決定する決定手段と、前記第3の機器に対応した記憶部と、前記決定手段での決定に応じて前記第2の機器からの同期情報の受信を表わす同期状態情報を前記記憶部に書込む書込手段とを備えたことを特徴とするものである。

【0013】第4の通信制御装置によれば、記憶手段には、第1の機器における第2の機器からの同期情報の受信を表わす同期状態情報が記憶される。決定手段は、第3の機器について記憶手段の同期状態情報に基づいて第2の機器からの同期情報の受信を決定する。記憶部には、決定手段での決定に応じて第2の機器からの同期情報の受信を表わす同期状態情報が書込まれる。従って、

同期状態情報に基づいて同期情報の受信を自動的に決定することができ、自動決定に応じた受信の設定が可能となる。

【0014】この発明に係る第5の通信制御装置は、ネットワークに接続される第1及び第2の機器のうちの各機器毎に同期情報の送信又は受信を設定するための通信制御装置であって、前記第1の機器からの同期情報の送信を表わす同期状態情報を記憶する記憶手段と、前記第2の機器について前記記憶手段の同期状態情報に基づいて前記第1の機器からの同期情報の受信を決定する決定手段と、前記第2の機器に対応した記憶部と、前記決定手段での決定に応じて前記第1の機器からの同期情報の受信を表わす同期状態情報を前記記憶部に書込む書込手段とを備えたことを特徴とするものである。

【0015】第5の通信制御装置によれば、記憶手段には、第1の機器からの同期情報の送信を表わす同期状態情報が記憶される。決定手段は、第2の機器について記憶手段の同期状態情報に基づいて第1の機器からの同期情報の受信を決定する。記憶部には、決定手段での決定に応じて第1の機器からの同期情報の受信を表わす同期状態情報が書込まれる。従って、同期状態情報に基づいて同期情報の受信を自動的に決定することができ、自動決定に応じた受信の設定が可能となる。

【0016】この発明に係る第6の通信制御装置は、ネットワークに接続される第1及び第2の機器のうちの各機器毎に同期情報の送信又は受信を設定するための通信制御装置であって、前記第1及び第2の機器のうちの各機器毎に同期情報の送信及び受信のうち少なくとも一方の能力を表わす同期能力情報を記憶する記憶手段と、前記記憶手段の同期能力情報に基づき且つ所定の決定ルールに従って前記第1及び第2の機器のうちの各機器毎に同期情報の送信又は受信を決定する決定手段と、前記第1及び第2の機器にそれぞれ対応した第1及び第2の記憶部と、前記決定手段が前記第1の機器について決定したときはその決定に応じて同期情報の送信又は受信を表わす同期状態情報を前記第1の記憶部に書込み、前記決定手段が前記第2の機器について決定したときはその決定に応じて同期情報の送信又は受信を表わす同期状態情報を前記第2の記憶部に書込む書込手段とを備えたことを特徴とするものである。

【0017】第6の通信制御装置によれば、記憶手段の同期能力情報に基づき且つ所定の決定ルールに従って第1及び第2の機器のうちの各機器毎に同期情報の送信又は受信が決定手段により決定される。第1の記憶部には、第1の機器に関する決定手段の決定に応じて同期情報の送信又は受信を表わす同期状態情報が書込まれ、第2の記憶部には、第2の機器に関する決定手段の決定に応じて同期情報の送信又は受信を表わす同期状態情報が書込まれる。従って同期能力情報に基づいて同期情報の送信／受信を自動的に決定することができ、自動決定に

応じた送信／受信の設定が可能となる。

【0018】

【発明の実施の形態】図1は、この発明の一実施形態に係るLANネットワークの構成を示すもので、このLANネットワークは、楽曲演奏等に用いるに好適なものである。

【0019】LANバス10には、デスクトップ型パソコン（以下「パーソナルコンピュータ」を「パソコン」と略称する）12、ノート型パソコン14、キーボード16、波形サンプラ18、20、ミキサ22、音源装置24等の演奏用機器が接続される。LANバス10は、一例としてIEEE1394規格に適合したものをを用いるが、USB規格等の他の高速インターフェース規格に適合したものをを用いてもよい。

【0020】パソコン12、14は、いずれもシーケンスソフト及び複数曲の演奏データを備えたもので、シーケンスソフトに基づいて所望の演奏データを編集したり、所望の演奏データに基づく自動演奏を遂行したりする機能を有する。

【0021】キーボード16は、楽曲演奏用の鍵盤を備えたもので、鍵盤での鍵操作に応じて演奏データを送出可能になっている。

【0022】波形サンプラ18、20は、いずれもマイクロホン又は録音機等の入力手段により入力されるアナログ形式のオーディオ信号（音声信号）をサンプリングしてサンプル毎に振幅値を表わすサンプルデータ（波形データ）を作成するもので、作成したサンプルデータを送出可能になっている。サンプリングクロック信号の周波数は、一例として48kHzであるが、44.1kHzとしたり、48kHz又は44.1kHzのいずれかを任意に指定可能としたりしてもよい。

【0023】ミキサ22は、サンプルデータ（波形データ）を混合するもので、混合したサンプルデータを送出可能になっている。

【0024】音源装置24は、複数（例えば16）の発音チャンネルを有し、各発音チャンネル毎に多段階（例えば128レベル）の音高を指定可能になっている。また、各発音チャンネルには、多数（例えば100～1000）の音色のうち任意のものを割当てて発音可能であり、外部から入力される波形データに基づく発音も可能である。

【0025】サウンドシステム26は、左右チャンネルの電力増幅器、スピーカ等を含むもので、音源装置24からの楽音信号を音響に変換する。

【0026】図2は、図1のデスクトップ型パソコン12の構成を示すものである。

【0027】バス30には、CPU（中央処理装置）32、ROM（リード・オンリ・メモリ）34、RAM（ランダム・アクセス・メモリ）36、操作子群38、表示器40、不揮発性メモリ42、LANインターフェ

ース44、外部記憶装置46等が接続されている。

【0028】CPU32は、ROM34にストアされたプログラムに従って各種処理を実行するものである。RAM36は、CPU32による各種処理に際してレジスタ等として使用される記憶領域を含んでいる。

【0029】操作子群38は、一例として文字及び数値入力可能なキーボードを含むもので、ポインティングデバイスとしてのマウスも含んでいる。

【0030】表示器40は、表示面に各種の情報を表示可能なもので、操作子群38中のマウスで操作されるカーソルも表示面に表示される。

【0031】不揮発性メモリ42は、電源をオフしても記憶情報を保持可能なもので、図4に示すような各種の記憶部を含んでいる。図4の記憶部については後述する。

【0032】LANインターフェース44は、一例としてIEEE1394規格に適合するものをを用いるが、USB規格等の他の高速インターフェース規格に適合したものをを用いてもよい。

【0033】外部記憶装置46は、磁気ディスク等の記憶媒体を含むもので、この記憶媒体には多数曲の演奏データ等が記憶されている。

【0034】外部記憶装置46からは、操作子群38中の操作子の操作により所望の曲の演奏データを選択してRAM36に読出すことができる。RAM36の演奏データは、表示器40の表示面に表示し、操作子群38中の操作子の操作に応じて適宜編集することができる。このような編集の前又は後に、RAM36の演奏データ中のノートオン情報（発音命令及び音高指定情報）、ノートオフ情報（消音命令及び音高指定情報）等を後述の同期情報に基づいて同期をとりながらLANインターフェース44及びLANバス10を介して音源装置24に送信することにより楽曲の自動演奏を行なうことができる。

【0035】上記したのはパソコン12の構成であるが、パソコン14は、図2に示した構成から外部記憶装置46を除去したものに相当する構成を有する。パソコン14は、パソコン12と外部記憶装置46の演奏データを共有することによりパソコン12と同様に演奏データの編集、楽曲の自動演奏等を行なうことができる。

【0036】キーボード16は、図2に示した構成において外部記憶装置46の代りに楽曲演奏用の鍵盤を設けたものに相当する構成を有する。鍵盤操作に基づいてノートオン情報、ノートオフ情報等の情報を自機器のLANインターフェース44及びLANバス10を介して音源装置24に送信することにより楽曲のマニュアル演奏を行なうことができる。

【0037】波形サンプラ18、20は、いずれも図2に示した構成において外部記憶装置46の代りにサンプリング方式のA/D（アナログ／デジタル）変換器を

設けたものに相当する構成を有する。波形サンプラ18又は20のいずれかのA/D変換器からのサンプルデータを自機器のLANインターフェース44及びLANバス10を介して音源装置24に送信することによりサンプルデータに基づく楽音発生が可能となる。

【0038】ミキサ22は、図2に示した構成において外部記憶装置46の代りにDSP（デジタル信号処理）装置を設けたものに相当する構成を有する。ミキサ22では、例えば波形サンプラ18、20からのサンプルデータを混合する処理を行なうことができる。ミキサ22からの混合サンプルデータを自機器のLANインターフェース44及びLANバス10を介して音源装置24に送信することにより混合サンプルデータに基づく楽音発生が可能となる。

【0039】音源装置24は、図2に示した構成において外部記憶装置46の代りに音源ユニットを設けたものに相当する構成を有する。音源ユニットは、例えば16個の発音チャンネルを有するもので、各発音チャンネルに対して自機器のCPU32により音色情報、ノートオン情報、ノートオフ情報等の情報を割当てることにより楽音信号が発生されるようになっている。音源ユニットのオーディオ出力端子には、サウンドシステム26が接続されており、サウンドシステム26から楽音が発生される。

【0040】図1の12～24等の各演奏用機器において、自機器のROM34又は自機器のLANインターフェース44内のROMには、通信制御ソフト（LAN管理ソフト）が記憶されている。自機器のCPU32は、自機器の操作子群38中の操作子の操作に応答して通信制御ソフトに基づいて複数の演奏用機器間のデータの流れ及び同期情報の流れを決定する。このようにして決定されたデータの流れ及び同期情報の流れの一例を図3に示す。

【0041】図3は、図1、2に示したLANネットワークに接続された複数の演奏用機器についてデータの流れ及びクロック信号（同期情報）の流れを示すものである。

【0042】データの流れとしては、パソコン12からのノートオン／ノートオフ等の演奏用データPD₁と、パソコン14からのノートオン／ノートオフ等の演奏用データPD₂と、キーボード16からのノートオン／ノートオフ等の演奏用データPD₃とが音源装置24に供給される。また、波形サンプラ18からのサンプルデータSDAT₁と、波形サンプラ20からのサンプルデータSDAT₂とがミキサ22に供給され、ミキサ22からの混合サンプルデータMDATが音源装置24に供給される。

【0043】クロック信号CLの流れとしては、パソコン12からのクロック信号CLがパソコン14、キーボード16、波形サンプラ18、20、ミキサ22及び音

源装置24にそれぞれ供給される。音源装置24では、クロック信号CLにより同期を取りながら混合サンプルデータMDATに基づく楽音信号をデータPD₁～PD₃のいずれかの指示に応じて発生することができ、サンプルデータを使用した同期演奏が可能となる。

【0044】同期を行なうために、12～24等の各演奏用機器は、高速のクロック信号を発生するクロック源を内蔵している。このような高速のクロック信号に基づいてクロック信号CLが発生される。クロック信号CLとしては、例えば図16に示すサンプルカウントSCNT=24、32、40…のようにワードクロックのクロックエッジが所定数値間隔T₀（図16ではT₀=8）毎に送信される。クロック信号CLを受信する機器では、高速のクロック信号に基づいてクロック信号CLに同期したクロック信号が生成される。データ及びクロック信号の送受信の具体例については、図14～16を参照して後述する。

【0045】この発明は、同期情報（クロック信号CL）の送信／受信（マスタ／スレーブ）の設定技術に関するものである。この設定技術は、上記した通信制御ソフトの一部をなすものであり、図4～13について後述する。図3によれば、この発明では、クロック信号CLの流れがデータの流れとは独立に設定されているのがわかる。

【0046】図4は、不揮発性メモリ42内の各種の記憶部を示すものである。記憶部CCP、CST、FCP、FST、CMSは、同期能力情報、同期状態情報、Fs管理能力情報、Fs管理状態情報、共通マスタ情報をそれぞれ記憶可能である。ここで、「Fs」は、サンプリングクロック周波数を意味する。以下では、説明の便宜上、12～24等の各演奏用機器を「ノード」と称する。

【0047】同期能力情報は、Fs毎にマスタ能力（送信能力）及び／又はスレーブ能力（受信能力）の有無を表わすものである。ここで、マスタ能力とは、他のノードからクロック信号を受けずにノード自身でクロック信号を送信できる能力である。記憶部CCPに記憶した同期能力情報は、原則として変更できないが、ユーザがノード本体内部の設定を変更するのに伴って変更されることがある。

【0048】図5（A）には、同期能力情報の一例が示されている。この例では、Fs=44.1kHzについてはマスタ能力及びスレーブ能力のいずれもなく、Fs=48kHzについてはマスタ能力及びスレーブ能力のいずれもあることが同期能力情報により表わされる。

【0049】図5（B）は、図5（A）の場合において、ユーザがノード本体内部の設定を操作により変更し、Fs=48kHzについてマスタにしかなくした例である。この例では、Fs=44.1kHzについてスレーブ能力をなくするように同期能力情報の内容が変更

される。

【0050】同期状態情報は、ノードがマスタ又はスレーブのいずれの状態にあるかをF sと共に表わすもので、ノードがスレーブ状態にあることを表わすときはどのノードがマスタであるかも表わす。この場合、同期状態情報が表わすことができるのは、同じノードの同期能力情報により能力ありと表わされているマスタ又はスレーブのいずれかの状態である。すなわち、同期状態情報は同じノードの同期能力情報により能力なしと表わされているマスタ又はスレーブの状態を表わすことができない。記憶部C S Tに記憶した同期状態情報は、他のノードから変更されることがあり、またユーザのノード本体内の設定変更に伴って変更されることがある。

【0051】図5 (A) の例では、記憶部C S Tの同期状態情報がF s = 48 k H zのスレーブ状態にあること及びどのノードがマスタであるかを表わす。また、ユーザの設定変更により図5 (B) に示すように同期能力情報の内容が変更されたときは、同期状態情報は、同期能力情報により許容されるF s = 48 k H zのマスタ状態を表わすように変更される。

【0052】F s管理能力情報は、図6に示すようにF s指定毎に3つのマスタ/スレーブ設定方法の選択の可否を表わすものである。F s指定としては、F sオート、44. 1 k H z、48 k H zの3つがある。F sオートでは、状況に応じて自動的にF s値が選択される。マスタ/スレーブ設定方法としては、オートモード、プロフェッショナルモード、マニュアルモードの3つがある。オートモードでは、同期状態情報又は同期能力情報に基づいて自動的に同期情報の送信/受信が決定される。プロフェッショナルモードでは、共通マスタ情報に基づいて自動的に同期情報の受信が決定される。マニュアルモードでは、同期能力情報に基づいて指示される送受信能力を参考にしてユーザが同期情報の送信/受信を指定する。オートモードは、ディジタルオーディオに詳しくない一般ユーザを対象とし、プロフェッショナルモード及びマニュアルモードは、ディジタルオーディオに詳しいユーザを対象とする。

【0053】記憶部F C Pに記憶したF s管理能力情報は、原則として変更できないが、ユーザがノード本体内部の設定を変更するのに伴って変更されることがある。

【0054】図6の例では、オートモードを選択した場合、F s値を指定しなくても「F sオート」の指定により適当なF s値が自動的に選択されるが、プロフェッショナルモードを選択した場合には、44. 1 k H z又は48 k H zのいずれか指定したF s値しかとることができない。

【0055】F s管理状態情報は、F s管理能力情報により選択可能とされたいずれかノードとF s値とを表わすものである。記憶部F S Tに記憶されたF s管理状

態情報は、他ノードから変更されることがある。なお、上記した同期能力情報、同期状態情報、F s管理能力情報及びF s管理状態情報の間に矛盾があってはならない。

【0056】図6の例では、記憶部F S Tの同期状態情報がF s = 48 k H zのプロフェッショナルモードを表わしている。このモードの代りに、F sオートのオートモード又は44. 1 k H zのプロフェッショナルモードを選択可能である。しかし、マニュアルモードは、3つのF s指定のいずれについても選択不可能である。

【0057】共通マスタ情報は、ネットワークに共通な同期情報の送信ノード（共通マスタ）をF s毎に指定するものである。共通マスタ情報を用いると、プロフェッショナルモードにおいて同期情報の受信（スレーブ）の自動決定が可能となると共に同期状態情報にどのノードがマスタか表わす情報を含めるのを省略することができる。共通マスタは、F s毎に1つのみ存在する。例えば、44. 1 k H zの共通マスタと48 k H zの共通マスタとが1つずつ存在することはあるが、44. 1 k H zの共通マスタが2つ以上存在することはない。

【0058】共通マスタの設定は、ユーザの明示的な操作によってなされる。既に共通マスタが存在している場合、ユーザの明示的な操作によって共通マスタを変更することができ、それまで共通マスタであったノードは、共通マスタでなくなる。共通マスタの取消しは、ユーザがノードを指定して行なうことができる。

【0059】ユーザが共通マスタのF sを変更した場合、そのノードは元のF sの共通マスタでなくなる。例えば、共通マスタのF sを48 k H zから44. 1 k H zに変更した場合、そのノードは48 k H zの共通マスタでなくなる。この後、44. 1 k H zのノードを共通マスタにするのは、自動的に行なうようにしてもよく、あるいはユーザの自由に任せるようにしてもよい。

【0060】図7、8は、マスタ/スレーブ設定処理を示すものである。この処理は、各ノードで行なわれるものであり、代表として図2のノードに関して説明するが、他のノードについても同様に行なわれる。図7、8の処理は、LANバス10に図2のノードを接続した状態で電源スイッチをオンするのに応じてスタートする。

【0061】ステップ50では、各種レジスタ等を初期化する。このとき、記憶部F S TのF s管理状態情報がオートモードを表わしていれば記憶部C S Tの同期状態情報をクリアする。これは、オートモードについては、以前のマスタ/スレーブ設定に関係なく新たにマスタ/スレーブ設定を可能にするためである。プロフェッショナルモードについては記憶部C S Tの同期状態情報及び記憶部C M Sの共通マスタ情報をクリアしないので、以前のマスタ/スレーブ設定が再現される。また、マニュアルモードについても、記憶部C S Tの同期状態情報をクリアしないので、以前のマスタ/スレーブ設定が再現

される。

【0062】次に、ステップ52では、LANバス10においてノードの接続又は分離ありか判定する。この判定の結果が肯定的（Y）であればステップ54でステップ50と同様の初期化処理を行なう。これは、ノードの接続時又は分離時にシステム構成が変更されるので、電源オン時と同様の初期化処理を行なうものである。

【0063】ステップ52の判定結果が否定的（N）であったとき又はステップ54の処理が終わったときはステップ56に移り、各ノード毎に記憶部CMSの共通マスタ情報を表示すると共に、各ノードの記憶部CCPの同期能力情報を参照してマスタ能力のあるノードを表示する。共通マスタ情報は、不存在により表示されないこともある。表示は、表示器40の表示面で行なわれ、このことは、後述する各種の表示についても同様である。

【0064】次に、ステップ58では、操作子群38において共通マスタの指定ありか判定する。ステップ56で各ノードの記憶部CMSの情報を表示したので、ユーザは、共通マスタの存否を確認した上で共通マスタの指定（変更も含む）をするかしないか決定することができる。共通マスタの指定をするときは、ステップ56で各ノードの記憶部CCPの情報に基づいてマスタ能力のあるノードを表示したので、ユーザは、表示を参考にして所望のノードを共通マスタとして指定することができる。指定操作は、操作子群38中のキー及び／又はマウスを用いて行なうことができ、このことは、後述する各種の指定、選択、指示等の操作についても同様である。

【0065】ステップ58の判定結果が肯定的（Y）であったときはステップ60に移り、指定に従って自ノード又は他ノードの記憶部CMSに共通マスタ情報（共通マスタであることとFsを表わす）を書込み、該共通マスタ情報を対応するノードに関して表示する。記憶部CMSに以前の共通マスタ情報があったときは、その情報が新たな情報に書換えられる。

【0066】ステップ58の判定結果が否定的（N）であったとき又はステップ60の処理が終わったときはステップ62に移り、各ノード毎に記憶部FCPのFs管理能力情報を表示すると共に、各ノード毎に記憶部FSTのFs管理状態情報を参照してモード名とFs指定とを表示する。Fs管理状態情報は、不存在により表示されないこともある。

【0067】次に、ステップ64では、操作子群38においてモード名又はFs指定について指定ありか判定する。ステップ62で各ノードの記憶部FCP、FSTの情報を表示したので、ユーザは、表示情報を参考にして自ノード又は他ノードのモードやFs指定について指定（変更も含む）を行なうことができる。

【0068】ステップ64の判定結果が肯定的（Y）であったときはステップ66に移り、指定に従って自ノード又は他ノードの記憶部FSTにFs管理状態情報（モ

ード名とFs指定）を書込み、該Fs管理状態情報を対応するノードに関して表示する。記憶部FSTに以前のFs管理状態情報があったときは、その情報が新たな情報に書換えられる。

【0069】ステップ64の判定結果が否定的（N）であったとき又はステップ66の処理が終わったときはステップ68に移り、自ノードのモードが何か判定する。この判定の結果がマニュアルモード（MUN）であったときはステップ70に移り、図9に関して後述するようにマニュアルモード処理を行なう。また、ステップ68の判定結果がプロフェッショナルモード（PRO）であったときはステップ72に移り、図10に関して後述するようにプロフェッショナルモード処理を行なう。さらに、ステップ68の判定結果がオートモード（AUT）であったときはステップ74に移り、図11に関して後述するようにオートモード処理を行なう。

【0070】ステップ70、72、74のいずれかの処理が終わったときはステップ76に移り、操作子群38においてマスタ／スレーブ設定処理の終了指示ありか判定する。この判定の結果が否定的（N）であればステップ52に戻り、それ以降の処理を上記したと同様に繰返す。ステップ76の判定結果が肯定的（Y）になると、処理エンドとする。

【0071】図9は、マニュアルモード処理を示すもので、ステップ80では、自ノード及び他ノードの記憶部CCPから同期能力情報を取得し、表示する。ユーザは、このような表示情報を参考にして所望のノードについてマスタ又はスレーブの指定を行なうことができる。

【0072】次に、ステップ82では、操作子群38においてマスタの指定ありか判定する。この判定の結果が肯定的（Y）であったときはステップ84に移り、指定に従ってマスターノードの記憶部CSTに同期状態情報（マスタであることとFsを表わす）を書込み、該同期状態情報を表示する。指定に係るマスターノードの記憶部CSTに以前の同期状態情報があったときは、その情報が新たな情報に書換えられる。

【0073】次に、ステップ86では、操作子群38においてスレーブの指定ありか判定する。この判定の結果が肯定的（Y）であったときはステップ88に移り、指定に従ってスレーブノードの記憶部CSTに同期状態情報（スレーブであることと、マスタであるノードと、Fsとを表わす）を書込み、該同期状態情報を表示する。指定に係るスレーブノードの記憶部CSTに以前の同期状態情報があったときは、その情報が新たな情報に書換えられる。

【0074】次に、ステップ90では、マスタノードとスレーブノードとでFsが不一致か判定する。この判定の結果が肯定的（Y）であればステップ92に移り、Fs不一致で同期不可である旨表示する。ステップ90の判定結果が否定的（N）であったとき又はステップ92

の処理が終わったときは、図7、8のルーチンにリターンする。

【0075】ステップ82の判定結果が否定的(N)であったときはステップ94に移り、操作子群38においてマニュアルモード解除の指示ありか判定する。この判定の結果が否定的(N)であればステップ82に戻り、マスタ指定の操作を待つ。ステップ94の判定結果が肯定的(Y)になると、ステップ96に移り、自ノードの記憶部FSTのFs管理状態情報(マニュアルモードであることとFsを表わす)を消去し、対応する表示も消去する。

【0076】ステップ86の判定結果が否定的(N)であったときはステップ98に移り、操作子群38においてマニュアルモードの解除の指示ありか判定する。この判定の結果が否定的(N)であればステップ86に戻り、スレーブ指定の操作を待つ。ステップ98の判定結果が肯定的(Y)になると、ステップ96に移り、自ノードの記憶部FSTのFs管理状態情報を消去し、対応する表示も消去する。そして、図7、8のルーチンにリターンする。

【0077】図10は、プロフェッショナルモード処理を示すもので、ステップ100では、自ノード及び他ノードの記憶部CMSから情報を取得する。そして、ステップ102に移り、取得情報中に共通マスタ情報ありか判定する。

【0078】ステップ102の判定結果が肯定的(Y)であればステップ104に移り、すべての共通マスタ情報を表示する。そして、ステップ106では、共通マスタ情報が複数か判定する。この判定の結果が肯定的(Y)であればステップ108に移り、ユーザの指示に基づいて1つの共通マスタ情報を選択し、表示する。このとき、ユーザは、ステップ104での表示情報を参考にして選択のための指示を行なうことができる。共通マスタ情報の選択は、ユーザの指示なしに自動的に行なうようにしてもよい。

【0079】ステップ106の判定結果が否定的(N)であった(共通マスタ情報が1つであった)とき又はステップ108の処理が終わったときはステップ110に移り、1つの共通マスタ情報に対応する共通マスタは他ノードか判定する。この判定の結果が否定的(N)であったときは、自ノードが共通マスタであったことになり、ステップ112の処理が不要であるので、図7、8のルーチンにリターンする。

【0080】ステップ110の判定結果が肯定的(Y)であったときはステップ112に移り、自ノードを共通マスタのスレーブとして自ノードの記憶部CSTに同期状態情報を書込む。このとき、同期状態情報は、スレーブであることとFsを表わすものでよく、共通マスタを表わす情報を含まなくてよい。

【0081】この後、ステップ114では、マスタとス

レーブとでFsが不一致か判定する。この判定の結果が肯定的(Y)であればステップ116に移り、Fs不一致で同期不可である旨表示する。そして、図7、8のルーチンにリターンする。

【0082】ステップ102の判定結果が否定的(N)であったときはステップ118に移り、共通マスタ不存在で同期不可である旨表示する。そして、図7、8のルーチンにリターンする。

【0083】図11は、オートモード処理を示すもので、ステップ120では、前述のステップ100と同様に自ノード及び他ノードの記憶部CMSから情報を取得する。そして、ステップ122では、前述のステップ102と同様に取得情報中に共通マスタ情報ありか判定する。

【0084】ステップ122の判定結果が肯定的(Y)であった(共通マスタ情報があった)ときは、ステップ104～116の処理を行なう。ステップ104～116の処理は、図10のプロフェッショナルモードに関して前述したステップ104～116の処理と同様であるので、説明を省略する。

【0085】ステップ122の判定結果が否定的(N)であった(共通マスタ情報がなかった)ときはステップ124に移り、データ通信相手ノードの記憶部CSTから同期状態情報を取得するか又は自ノード及びデータ通信相手ノードの記憶部CCPから同期能力情報を取得する。

【0086】次にステップ126では、取得した情報に基づいてマスタ/スレーブ決定処理を行なう。記憶部CSTから同期状態情報を取得したときは、図12について後述するようにマスタ/スレーブ決定処理を行なう。記憶部CCPから同期能力情報を取得したときは、図13について後述するようにマスタ/スレーブ決定処理を行なう。図12又は図13のいずれの決定処理においても、条件によってはマスタ/スレーブを決定できないことがある。

【0087】次に、ステップ128では、マスタ/スレーブを決定できたか判定する。図12の処理時には、自ノードに関してマスタ又はスレーブを決定できたか判定する。また、図13の処理時には、自ノード及びデータ通信相手ノードのいずれについてもマスタ又はスレーブを決定できたか判定する。

【0088】この後、ステップ130では、決定に従って記憶部CSTに同期状態情報を書込み、該同期状態情報を表示する。図12の処理時には、自ノードの記憶部CSTに同期状態情報を書込み、図13の処理時には自ノード及びデータ通信相手ノードの記憶部CSTに同期状態情報を書込む。ステップ130の後には、図7、8のルーチンにリターンする。

【0089】ステップ128の判定結果が否定的(N)であったときはステップ132に移り、マスタ/スレー

ブ未定で同期不可である旨表示する。そして、図7、8のルーチンにリターンする。

【0090】図12は、マスタ/スレーブ決定の一例を示すもので、この例では、「既存の設定は変えない」という第1のルールと、「データ通信相手ノードの同期状態情報に従う」という第2のルールとに従って自動的にマスタ/スレーブが決定される。

【0091】図12(A)に示すように、ノードAがノードBにオーディオストリーム(例えば波形データ)AST₁を送信すると共にクロックストリームWST₁を送信し、ノードAがノードBのクロックマスタである設定になっているものとする。このような状態において、オートモードのノードCからノードBにオーディオストリームAST₂を送信する設定を行なう際にノードCのマスタ/スレーブの決定は、次のようにして行なわれる。

【0092】まず、第1のルールによりノードA及びノードBについてマスタ/スレーブの関係は変更しない。そして、ノードCのデータ通信相手であるノードBの同期状態情報を参照する。この参照の結果、同期状態情報がノードA(マスタ)からのクロック信号の受信(スレーブ)を表わしているときは、ノードCについては図12(B)に示すようにノードBではなく、ノードAからクロックストリームWST₂を受信するようにマスタ/スレーブが決定される。すなわち、ノードCの同期状態情報は、ノードAをマスタとするスレーブ状態を表わすことになる。

【0093】また、参照に係る同期状態情報がノードBからの送信(マスタ)を表わしているときは、ノードCについてノードBからのクロック信号の受信が決定され、ノードCの同期状態情報は、ノードBをマスタとするスレーブ状態を表わすものとなる。

【0094】上記した図12の処理では、接続するノードの組合せが同じであってもノード接続の順序によってマスタノードが変更されることがある。マスタノードを固定させたいときは、マニュアルモード又はプロフェッショナルモードを選択すればよい。

【0095】図13は、マスタ/スレーブ決定の他の例を示すもので、この例では、前述した第1のルールと、「自ノード及びデータ通信相手ノードの同期能力情報に従う」という第3のルールとに従ってマスタ/スレーブが決定される。

【0096】自ノード及びデータ通信相手ノードは、いずれか一方がデータ送信側になると共に他方がデータ受信側になるもので、各々の同期能力情報の内容を分類すると、送信側については図13に「送信側の条件」として示すように(イ)「マスタにしかねない。」、

(ロ)「マスタ/スレーブのどちらにもなりうる。」、

(ハ)「スレーブにしかねない。」のいずれかになり、受信側についても図13に「受信側の条件」として

示すように上記(イ)～(ハ)のいずれかになる。そして、送信側の3条件と受信側の3条件とを組合せると、S₁～S₉のような組合せが可能である。S₁～S₉のうち、S₁とS₉は、マスタ/スレーブを決定不可能なものであり、S₂～S₈は、マスタ/スレーブを決定可能なものである。

【0097】図11のステップ126において図13の処理を行なうときは、データ送信ノード及びデータ受信ノードの同期能力情報を比較してS₁～S₉いずれの組合せに該当するか判定し、その判定結果に応じてマスタ/スレーブを決定する。例えば、判定結果がS₅であったときは、データ受信ノードをマスタにすると共にデータ送信ノードをスレーブとする。このとき、データ受信ノードの同期状態情報は、マスタ状態を表わし、データ送信ノードの同期状態情報は、データ受信ノードをマスタとするスレーブ状態を表わす。なお、判定結果がS₁又はS₉であったときは、ステップ132でユーザに警告する。

【0098】上記した実施形態において、オートモードのノードが他のモード(マニュアルモード又はプロフェッショナルモード)のノードと接続される場合がある。このような場合には、他のモードのノードは既にマスタ/スレーブの設定がなされているものとして前述の第1のルールが適用される。すなわち、他のモードのノードのマスタ/スレーブ設定はそのままにしてオートモードのノードのマスタ/スレーブ設定が行なわれる。

【0099】上記した実施形態において、オートモードとプロフェッショナルモードとを1つのモードにまとめることが考えられる。すなわち、バス上に共通マスタがあればそれをマスタとし、なければ自動的にマスタを決定するという案である。この案によると、次のような問題点がある。

【0100】いま、あるノードがバス上で共通マスタのスレーブになっているものとする。バス上から共通マスタがなくなった場合、プロフェッショナルユースを想定すると、マスタがなくなった旨ユーザに警告されるのが望ましい。すなわち、別のマスタが自動的に決定されるのは望ましくない。一方、スレーブになっていたノードをバスから外し、マスタが定められていない別のバスに接続した場合、コンシューマ(一般消費者)ユースを想定すると、マスタが自動的に決定されるのが望ましい。いずれの場合にも、ノードから見ると、「マスタがなくなった」ということであり、区別ができない。

【0101】そこで、この発明の実施形態では、プロフェッショナルモードとオートモードとを別々に設け、プロフェッショナルユースの場合はプロフェッショナルモードを、コンシューマユースの場合はオートモードをそれぞれユーザに指定可能とし、プロフェッショナルモードで共通マスタがないときはステップ118で警告し、オートモードで共通マスタがないときはステップ12

4, 126でマスタ/スレーブを自動決定する構成としたものである。

【0102】上記のようにしてマスタ/スレーブ設定処理を行なった後は、ノード間でデータ及びクロック信号の送受信を行なうことができる。このような送受信の一例を図14～16を参照して説明する。

【0103】クロックマスタノード（例えば図12のノードA）は、図16に示す $T_0=8$ 毎に図14, 15に示すようなWC（ワードクロック）パケットWCPKをバスに送出する。各WCパケットWCPKは、同期オフセット情報SYOとサンプルカウント情報SCNTとを含んでいる。同期オフセット情報SYOは、図16に示すように転送遅延時間（ $325\mu\text{sec}$ ）に相当するカウント値を表わす。サンプルカウント情報SCNTは、 T_0 毎のサンプルカウントを表わすもので、 $T_0=8$ であれば24, 32, 40…のようなサンプルカウントを表わすサンプルカウント情報SCNTが順次発生され、各サンプルカウント情報毎にWCパケットWCPKが作成される。

【0104】各WCパケットWCPKは、図14のデータ送信ノード T_x （例えば図12のノードC）におけるLANインターフェース44Tと、図15のデータ受信ノード R_x （例えば図12のノードB）のLANインターフェース44Rとで受信される。図16において、 T_x 及び R_x に関連した縦線上のSCNT=24, 32, 40…は、それぞれデータ送信ノード T_x 及びデータ受信ノード R_x におけるサンプルカウントタイミングを示す。

【0105】データ送信ノード T_x は、24, 32, 40…の各サンプルカウントタイミング毎にデータ受信ノード R_x に向けてデータパケットDPKを送信する。各データパケットDPKは、サンプルカウント情報SCNTと、例えば4サンプル分のサンプルデータSDATとを含む。

【0106】図14のLANインターフェース44Tにおいて、WCパケットWCPK中の同期オフセット情報SYO及びサンプルカウント情報SCNTの合計値がFIFO（ファーストイン・ファーストアウト・メモリ）140に入力されると共に、WCパケットWCPK中のサンプルカウント情報SCNTがFIFO142に入力される。比較器144は、ノード T_x 内の高速のクロック信号を計数するタイマからの時間情報ITMとFIFO140からの合計値情報とを比較し、両者の一致に応じて一致信号を出力してPLL（フェーズ・ロック・ループ）回路146をトリガする。このためPLL回路146からは、図16の T_x に関連した縦軸に示す24, 32, 40…にそれぞれ対応したタイミングでクロックパルスが発生され、サンプリングクロック信号SCKとしてノード T_x に供給される。

【0107】ANDゲート148は、比較器144から

の一致信号に応じてFIFO140からのサンプルカウント情報SCNTをノード T_x に供給すると共に加算器150に供給する。加算器150は、サンプルカウント情報SCNTにサンプルオフセット情報SMOを加算するもので、サンプルオフセット情報SMOは、一例として17を示す（図16参照）。このため、例えばサンプルカウント32に対してはサンプルオフセット17が加算され、 $32+17$ を表わすサンプルカウント情報SCNTが加算器150からFIFO152に入力される。FIFO154には、サンプルカウントタイミング32に対応する4サンプル分のサンプルデータSDATがノード T_x から入力される。FIFO152のサンプルカウント情報SCNTと、FIFO154のサンプルデータSDATとがデータバックDPKを構成し、このデータバックDPKがサンプルカウント32のタイミングでノード R_x に向けて送信される（図16参照）。

【0108】図15のLANインターフェース44Rにおいて、クロックマスタからのWCパケットWCPK中の同期オフセット情報SYO及びサンプルカウント情報SCNTの合計値がFIFO160に入力される。比較器162は、ノード R_x 内の高速クロック信号を計数するタイマからの時間情報とFIFO160からの合計値情報とを比較し、両者の一致に応じて一致信号を出力してPLL回路164をトリガする。このため、PLL回路164からは、図16の R_x に関連した縦軸に示す24, 32, 40…にそれぞれ対応したタイミングでクロックパルスが発生され、サンプリングクロック信号SCKとしてノード R_x に供給される。

【0109】サンプルカウント49のタイミングになると、インターフェース44Rには、サンプルカウント（ $32+17$ ）のサンプルカウント情報SCNT及びサンプルデータSDATを含むデータバックDPKが到着する。サンプルカウント情報SCNT及びサンプルデータSDATは、それぞれFIFO166及びFIFO168に入力される。比較器170は、FIFO166からのサンプルカウント情報SCNTとノード R_x 内のタイマからの時間情報ITMとを比較し、両者の一致に応じて一致信号をANDゲート172に供給する。このため、FIFO168のサンプルデータSDATは、ANDゲート172を介してFIFO174に供給される。

【0110】次に、サンプルカウント56のタイミングになると、比較器162の一致出力がANDゲート176に供給される。このため、FIFO174のサンプルデータSDATは、ANDゲート176を介してノード R_x に供給される。ノード R_x に置いて、サンプルデータSDATを構成する4サンプル分のサンプルデータは、サンプリングクロック信号SCKに従って処理される。

【0111】この発明は、上記した実施形態に限定されるものではなく、種々の改変形態で実施可能なものであ

る。例えば、次のような変更が可能である。

【0112】(1) サンプルクロック周波数は、44.1kHz及び48kHzに限らず、96kHz等の他の値に対応可能としてもよい。

【0113】(2) プロフェッショナルモードにおいて、ユーザが指定する共通マスタは、予備を含めて2つ指定するようにしてもよい。この場合、ユーザには、プライマリ共通マスタとセカンダリ共通マスタとを予め指定させ、プライマリ共通マスタを使用していて事故が起こったときはプライマリ共通マスタの代りにセカンダリ共通マスタを使用する。

【0114】

【発明の効果】以上のように、この発明によれば、ネットワークに接続される各機器毎に同期能力情報に基づいて送信又は受信の能力を指示してユーザによる送信／受信のマニュアル指定を容易にしたり、共通マスタ情報に基づいて同期情報の受信を自動的に決定したり、同期状態情報に基づいて同期情報の受信を自動的に決定したり、同期能力情報に基づいて同期情報の送信／受信を自動的に決定したりする構成にしたので、同期情報の送信／受信を適切且つ簡単に設定可能となる効果が得られる。

【図面の簡単な説明】

【図1】 この発明の一実施形態に係るLANネットワークの構成を示す図である。

【図2】 図1のデスクトップ型パソコンの構成を示す図である。

【図3】 LANネットワークに接続された各種の演奏用機器に関してデータ及びクロック信号の流れを示す図である。

【図4】 不揮発性メモリ内の各種の記憶部を示す図である。

【図5】 同期能力情報の内容を例示する図である。

【図6】 Fs管理能力情報の内容を例示する図である。

【図7】 マスタ／スレーブ設定処理の一部を示すフローチャートである。

【図8】 マスタ／スレーブ設定処理の残部を示すフローチャートである。

【図9】 マニュアルモード処理を示すフローチャートである。

【図10】 プロフェッショナルモード処理を示すフローチャートである。

【図11】 オートモード処理を示すフローチャートである。

【図12】 マスタ／スレーブ決定の一例を示す図である。

【図13】 マスタ／スレーブ決定の他の例を示す図である。

【図14】 データ送信ノードのクロック受信・データ送信回路を示す図である。

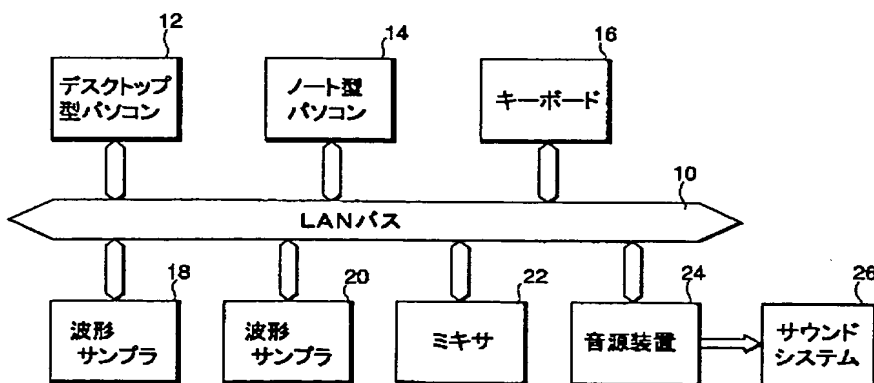
【図15】 データ受信ノードのクロック受信・データ受信回路を示す図である。

【図16】 図14、15の回路の動作を説明するための図である。

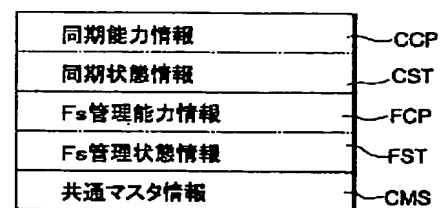
【符号の説明】

10：LANバス、12：デスクトップ型パソコン、14：ノート型パソコン、16：キーボード、18、20：波形サンプリング装置、22：ミキサ、24：音源装置、26：サウンドシステム、30：バス、32：CPU、34：ROM、36：RAM、38：操作子群、40：表示器、42：不揮発性メモリ、44：LANインターフェース、46：外部記憶装置。

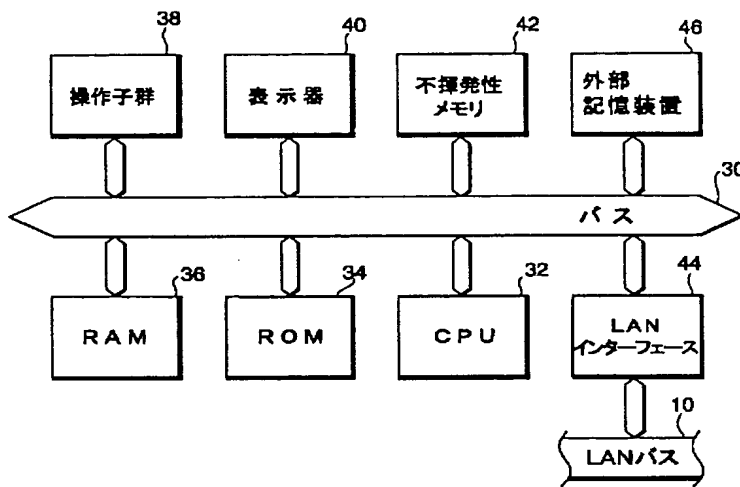
【図1】



【図4】



【図2】



【図5】

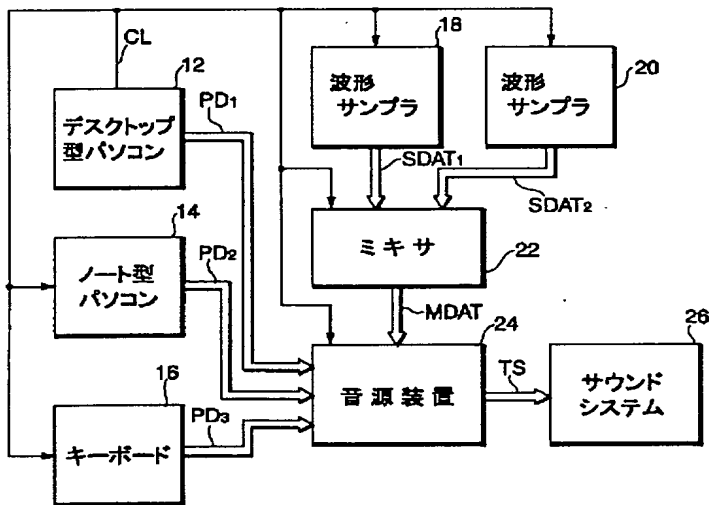
(A)

	Fs[kHz]		
	44.1	48	
マスタ	不可	可	
スレーブ	不可	可	← CST

(B)

	Fs[kHz]		
	44.1	48	
マスタ	不可	可	← CST
スレーブ	不可	不可	

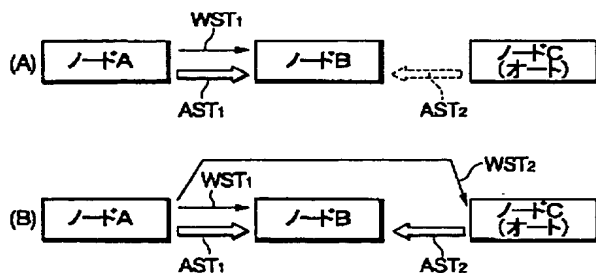
【図3】



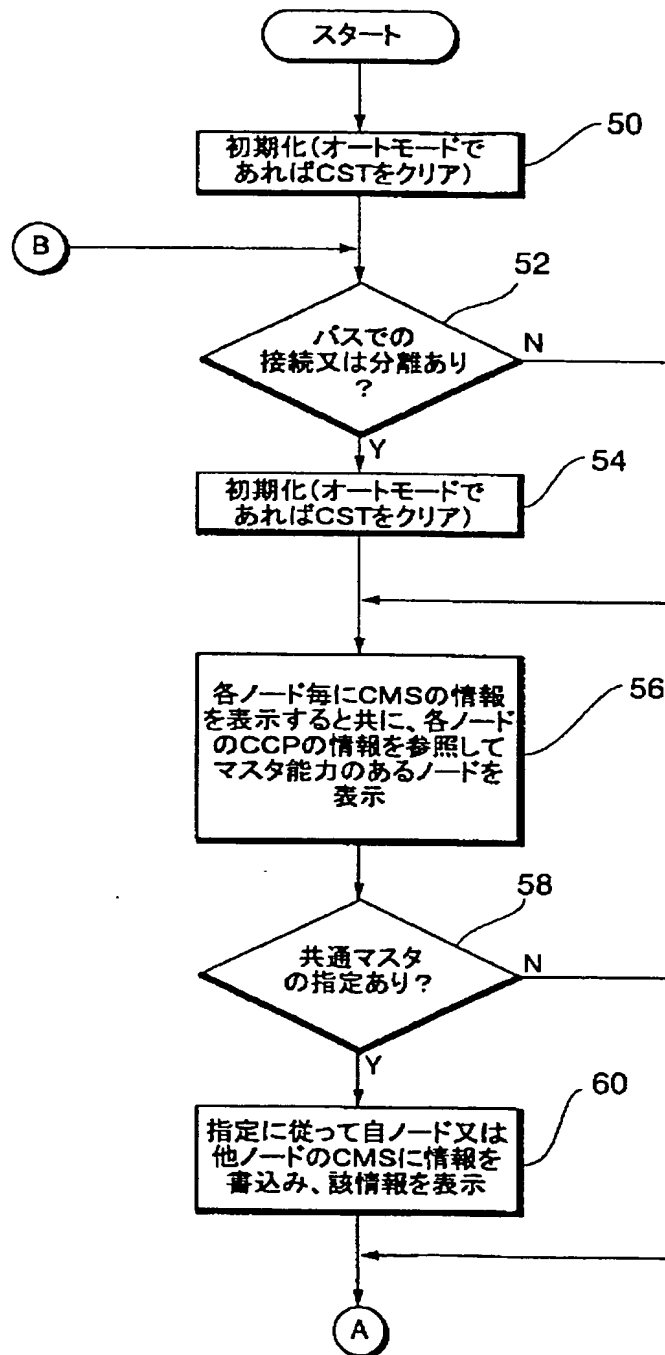
【図6】

		Fsの指定			
		Fsオート	44.1[kHz]	48[kHz]	
マスタ/ スレーブ 設定方法	オート モード	可	不可	不可	
	プロフェッショナル モード	不可	可	可	← FST
	マニュアル モード	不可	不可	不可	

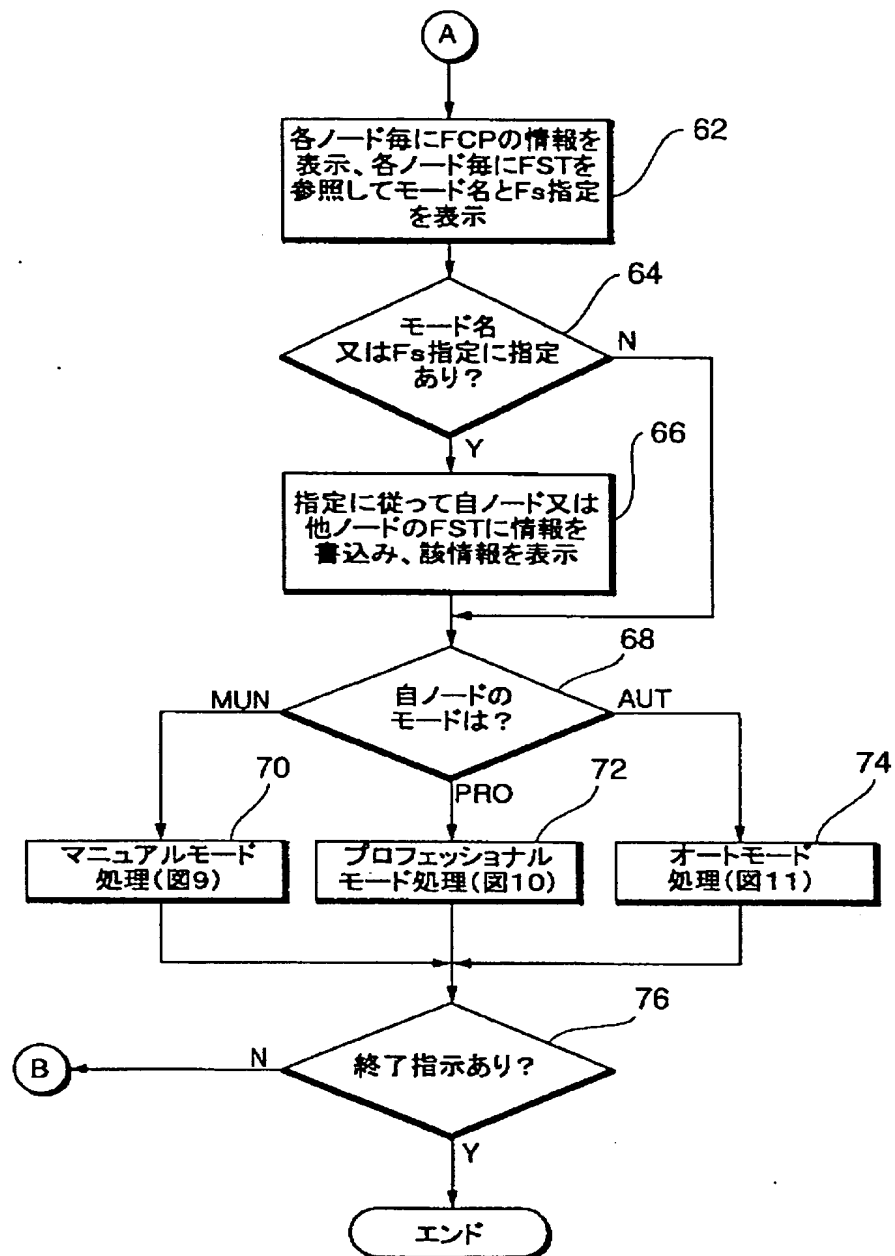
【図12】



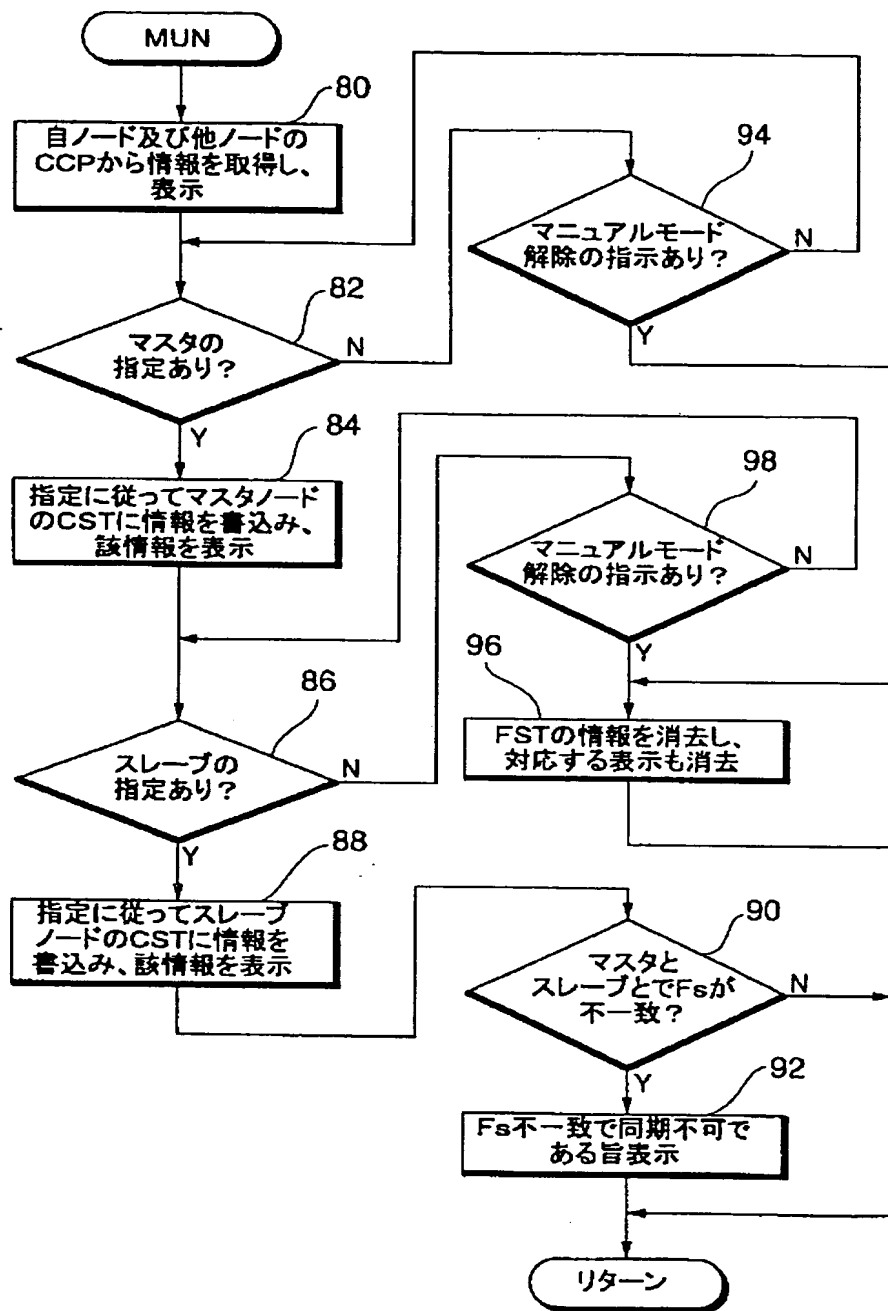
【図7】



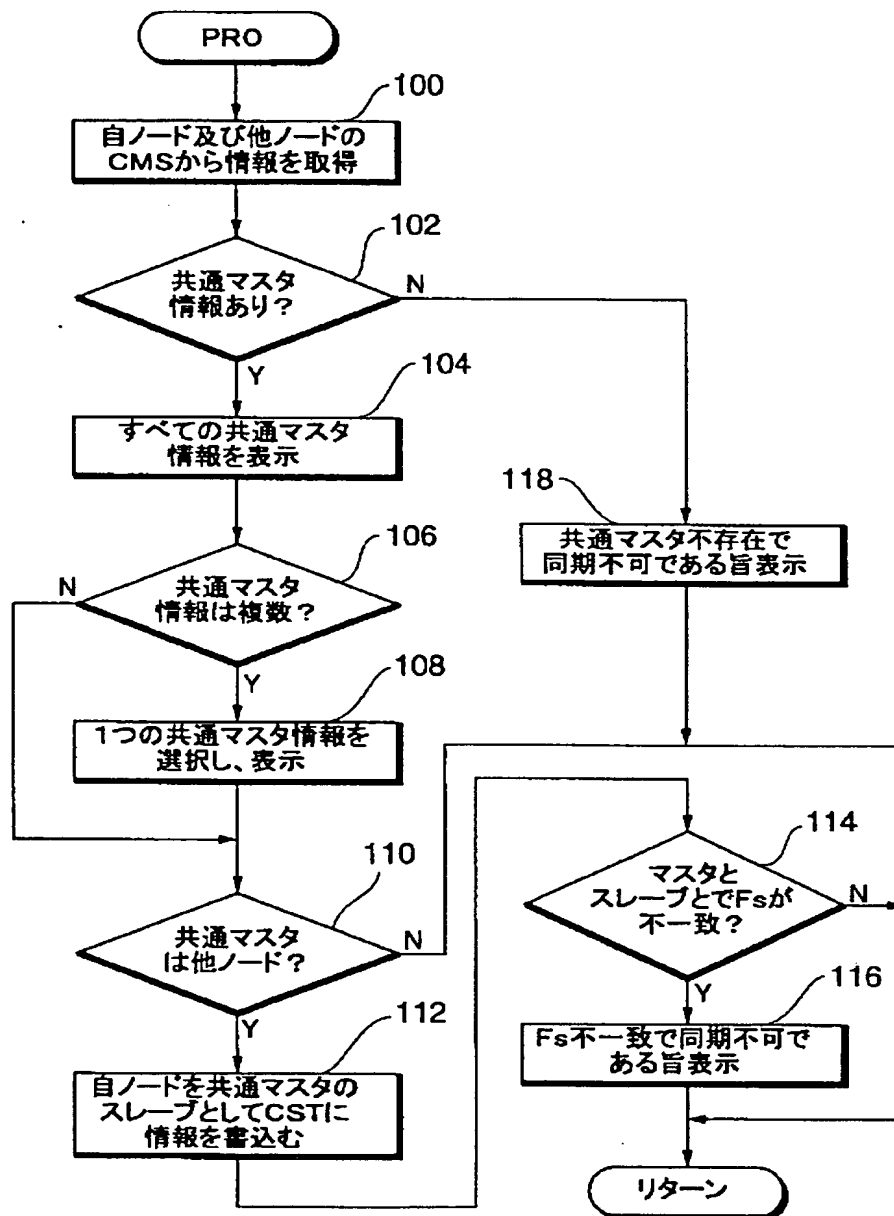
【図8】



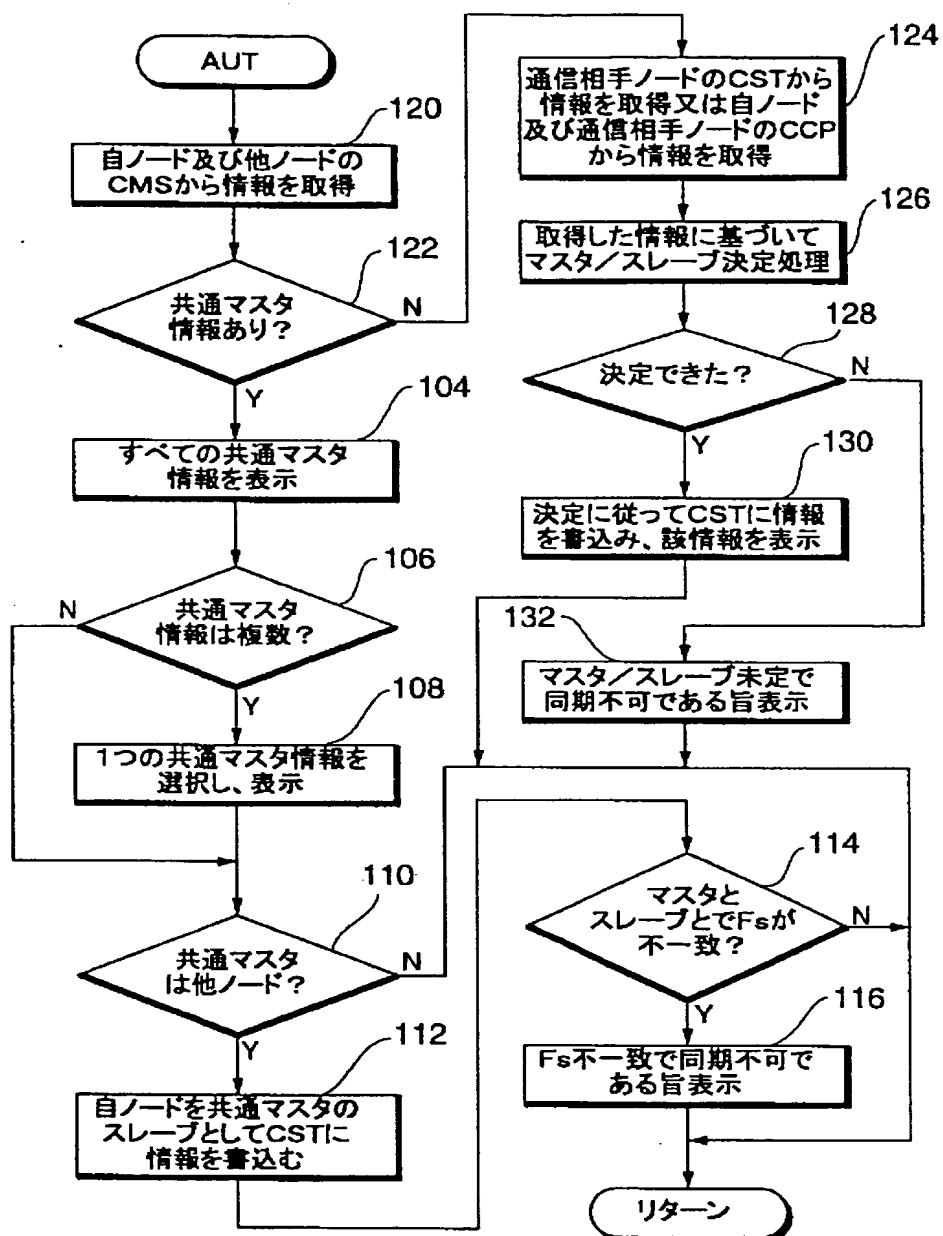
【図9】



【図10】



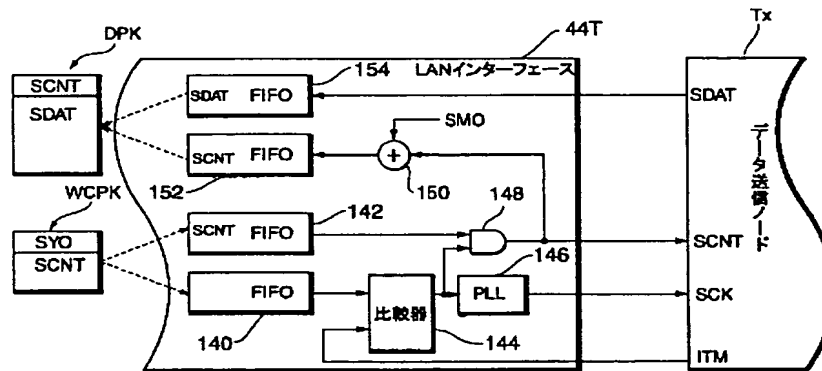
【図11】



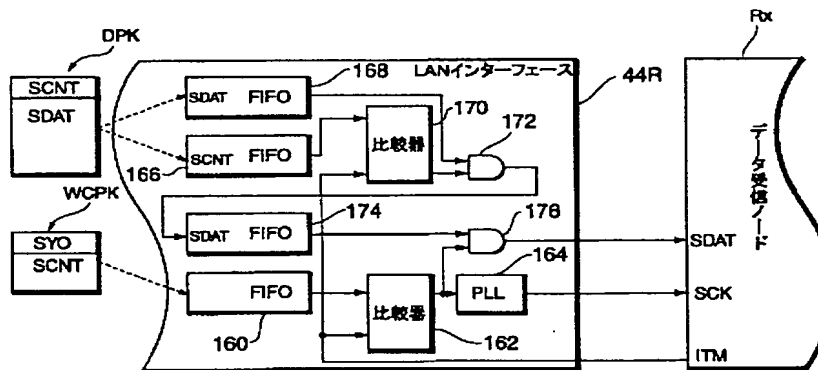
【図13】

受信側の条件	送信側の条件		
	マスタにしかねない。	マスタ/スレーブどちらにもなりうる。	スレーブにしかねない。
マスタにしかねない。	同期しない。 ユーザに警告する。	受信側がマスタになり、 送信側がスレーブになる。S ₄	受信側がマスタになり、 送信側がスレーブになる。S ₇
マスタ/スレーブどちらにもなりうる。	送信側がマスタになり、 受信側がスレーブになる。S ₂	受信側がマスタになり、 送信側がスレーブになる。S ₅	受信側がマスタになり、 送信側がスレーブになる。S ₈
スレーブにしかねない。	送信側がマスタになり、 受信側がスレーブになる。S ₃	送信側がマスタになり、 受信側がスレーブになる。S ₆	同期しない。 ユーザに警告する。S ₉

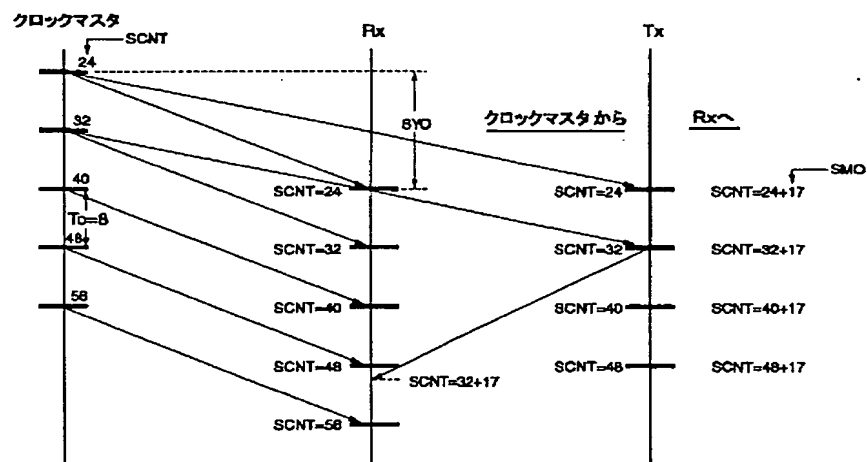
【図14】



【図15】



【図16】



フロントページの続き

(72)発明者 中村 吉就
静岡県浜松市中沢町10番1号ヤマハ株式会
社内

(72)発明者 阿部 達利
静岡県浜松市中沢町10番1号ヤマハ株式会
社内

Fターム(参考) 5D378 QQ01 QQ08 QQ28 QQ31
5K034 AA19 EE10 FF02 HH17 HH26
HH42 MM39 PP00

THIS PAGE BLANK (USPTO)